

# 运算放大器电路原理初步

术语**运算放大器**(operational amplifier), 简称为 op amp, 是在 1947 年 由 John R. Ragazzini 命名的, 用于代表一种特殊类型的放大器, 经由恰当选取的外部元件, 它能够构成各种运算, 如放大、加、减、微分和积分。运算放大器的首次应用是在模拟计算机中。实现数学运算的能力是将**高增益**与**负反馈**结合起来的成果。在 1968 年, Fair child 推出了运算放大器, 成为工业标准, 这就是普遍流行的  $\mu A741$ 。从此, 运算放大器的各种系列和制造商急剧涌现出。无论竞争如何激烈, 从价格优势而不是从高性能上来看, 741 仍是最为流行的一种。由于它的应用普及, 经久不衰, 再加上它又是在文献中引用最为广泛的运算放大器, 所以可以用它作为载体来阐明一般运算放大器原理, 并作为一种尺度来评价其他运算放大器系列的相对优值程度。通过访问网站 <http://www.mhhe.com/franco> 可以获得运算放大器主要制造商名录。

在学习和设计电路时, 可以将运算放大器作为另一种元件来看待。它和其他元件如电阻器、电容器等构成的电路就是**运算放大器电路**。

## 实验原理简介

首先简要介绍基本放大器概念, 之后介绍运算放大器以及理想运算放大器。实际上放大电路工作的核心是**负反馈**概念。尤其是**环路增益**是负反馈电路最为重要的特性。我们这里不介绍这些内容。需要学习的同学请看参考书。

## 1、放大器基础

在着手研究运算放大器之前, 值得复习一下有关**放大和负载**的基本概念。我们知道, 放大器是一种二端口器件, 它接收一个称为**输入**的外加信号, 产生一个称为**输出**的信号并使**输出 = 增益 × 输入**, 这里**增益**是某一种合适的比例常数。满足于这一定义的器件称为**线性放大器**, 以区别于具有非线性输入- 输出关系的器件(如二次和对数/反对数放大器)。除非特别说明, 此处术语**放大器**指的就是线性放大器。

一个放大器接受来自上面某个**源**的输入, 并将它的输出向下输送到某个**负载**。决定于输入和输出信号的属性, 可有不同类型的放大器。最普遍的就是**电压放大器**, 它的输入  $v_i$  和输出  $v_o$  都是电压。这个放大器的每一端口都能用**戴维南**等效给予建模, 它由一个电压源和一个串联电阻组成。输入端口通常起一个纯无源的作用, 所以只用一个电阻  $R_i$  来建模, 称之为该放大器的**输入电阻**。输出端口用一个表明与  $v_i$  有关的电压控制电压源(VCVS)  $v_o$  和一个称为输出电阻  $R_o$  的串联电阻来建模。这种情况如图 1.1 所表示。图中 A 称为电压增益因子,

用伏/伏表示。值得注意的是，输入源也是用戴维南等效给予建模的，它由源电压  $v_s$  和串联电阻  $R_s$  构成；输出负载起无源的作用，用电阻  $R_L$  建模。

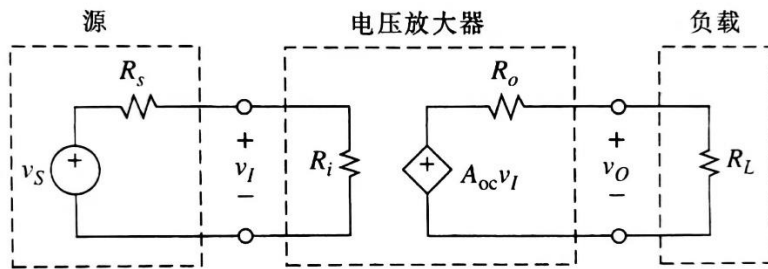


图 1.1 电压放大器

现在希望导出一个利用  $v_s$  的  $v_o$  表达式。在输出端口应用电压分压器公式得出

$$v_o = \frac{R_L}{R_o + R_L} A_{oc} v_i \quad (1.1)$$

注意到，当不存在任何负载( $R_L = \infty$ )时，就有  $v_o = A_{oc} v_i$ 。所以  $A_{oc}$  称为无载或开路电压增益。在输入端口应用电压分压器公式得出

$$v_i = \frac{R_i}{R_s + R_i} v_s \quad (1.2)$$

消去  $v_i$  并经整理得到**源电压-负载增益**为

$$\frac{v_o}{v_s} = \frac{R_i}{R_s + R_i} A_{oc} \frac{R_L}{R_o + R_L} \quad (1.3)$$

当信号从源向负载传播时，首先在输入端口受到某些衰减，然后在放大器内部放大  $A_{oc}$ ，最后在输出端口又有额外的衰减。这些衰减统称之为**加载**效应。很明显，由于加载之后，(3)式给出的  $|v_o/v_s| \leq |A_{oc}|$

**例题 1.**(a)一放大器有  $R_i = 100 \text{ k}\Omega$ ,  $A_{oc} = 100 \text{ V/V}$  和  $R_o = 1 \text{ }\Omega$ , 被一个  $R_s = 25 \text{ k}\Omega$  的源驱动，负载  $R_L = 3 \text{ }\Omega$ 。计算总电压增益，以及输入和输出的加载量。(b)在源的  $R_s = 50 \text{ k}\Omega$  和负载  $R_L = 4 \text{ }\Omega$  下重做(a)。

### 题解

(a)根据(3)式，总增益是  $v_o/v_s = [100/(25+100)] \times 100 \times 3/(1+3) = 0.80 \times 100 \times 0.75 = 60 \text{ V/V}$ ，由于加载的缘故它小于  $100 \text{ V/V}$ 。输入加载引起源电压降低到无载值的 80%；输出加载引入附加的衰减再下降 75%。

(b)利用同一式子,  $v_o/v_s = 0.67 \times 100 \times 0.80 = 53.3 \text{ V/V}$  现在情况是在输入端口负载加重, 而在输出端口负载减轻了, 但总的增益还是变化到从  $60 \text{ V/V}$  到  $53.3 \text{ V/V}$ 。

加载效应一般来说是不希望的, 因为它使得总增益与特定的输入源和输出负载有关, 且不说增益下降。加载的根源是很明显的; 当放大器与输入源相连时,  $R_i$  上流过电流并引起  $R_s$  上降掉某些电压。准确地说, 一旦从  $v_s$  中减去这一压降就导致一个减小的电压  $v_1$ 。同样, 在输出端口由于跨在  $R_o$  上的压降而使  $v_o$  的幅度小于可控源电压  $A_{OC} v_1$ 。

如果都消除了加载效应, 勿须顾及输入源和输出负载都会有  $v_o/v_s = A_{OC}$ 。为了达到这一状况, 跨于  $R_s$  和  $R_o$  上的压降都必须为零而无论  $R_s$  和  $R_L$  为何值。达到这一点的唯一可能是要求这个电压放大器具有  $R_i = \infty$  和  $R_o = 0$ 。显然, 将这样一个放大器称为**理想放大器**。尽管这些条件在实际上不可能满足, 但是, 放大器的设计者总是力求通过对有可能与该放大器连接的所有输入源和输出负载确保  $R_i \gg R_s$  和  $R_o \ll R_L$  来尽可能接近这一点。

另一常见的放大器是**电流放大器**。由于现在处理的是电流, 所以要用诺顿等效给输入源和放大器建模如图 1.2 所示。这个电流控制电流源(CCCS)的参数  $A_{sc}$  称为**无载电流或短路电流增益**。两次应用电流分流公式得到源-负载增益为

$$\frac{i_o}{i_s} = \frac{R_s}{R_s + R_i} A_{sc} \frac{R_o}{R_o + R_L} \quad (1.4)$$

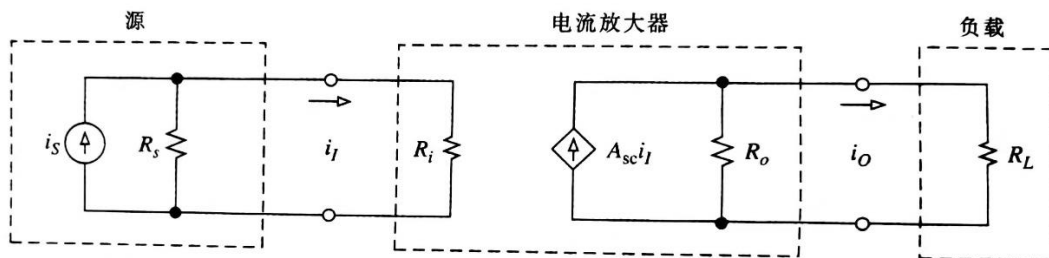


图 1.2 电流放大器

再次见到两个端口的加载效应。在输入端口由于  $i_s$  的一部分损失在  $R_s$  内而使得  $i_i$  小于  $i_s$ ; 在输出端口由于  $A_{sc} i_i$  的一部分经由  $R_o$  而损失掉, 结果总是有  $|i_o/i_s| \leq A_{sc}$ 。为了消除加载效应, 一个**理想的**电流放大器应有  $R_i = 0$  和  $R_o = \infty$ ; 这正好与理想电压放大器相反。

输入是电压  $v_1$  和输出是电流  $i_o$ , 从而它的增益是安培/伏, 量纲是导纳, 这样的放大器称

为**跨导放大器**。这种情况在输入端口与图 1.1 的电压放大器是相同的；而输出端口则与图 1.2 的电流放大器相类似，只是现在的可控源是一个值为  $A_g v_i$ ,  $A_g$  量纲为安培/伏的电压控制电流源(VCCS)。为了避免加载效应，理想的跨导放大器应有  $R_i = \infty$  和  $R_o = \infty$ 。

最后，输入是电流  $i_i$ , 而输出是电压  $v_o$  的放大器称为**跨阻放大器**，它的增益是以伏/安培计。这时输入端口和图 1.2 一样，而输出端口类似于图 1.1, 只是现在是一个其值为  $A_r i_i$ ,  $A_r$  以伏/安培计的电流控制电压源(CCVS)。理想情况下这个放大器应有  $R_i = 0$  和  $R_o = 0$ , 这正好与理想跨导放大器相反。

这四种基本放大器类型，连同它们的理想输入和输出电阻一起综合于表 1.1 中。

表 1.1 基本放大器及其理想端电阻

输入	输出	放大器类型	增益	$R_i$	$R_o$
$v_i$	$v_o$	电压	V/V	$\infty$	0
$i_i$	$i_o$	电流	A/A	0	$\infty$
$v_i$	$i_o$	跨导	A/V	$\infty$	$\infty$
$i_i$	$v_o$	跨阻	V/A	0	0

## 2、运算放大器

运算放大器是一种具有极高增益的电压放大器。例如常用的 741 运算放大器典型的增益有 200000 V/V, 也表示为 200 V/mV。增益也用分贝(dB)表示为  $20\log_{10}200000 = 106$  dB。更新的 OP-77 有增益为  $12 \times 10^6$ , 或 12 V/ $\mu$ V, 或  $20\log_{10}10(12 \times 10^6) = 141.6$  dB。实际上，运算放大器有别于其他所有电压放大器的就是它的增益大小。下一节将会明白，增益是愈高愈好；或者说，运算放大器理想地得有一个无限大的增益。为什么总是希望增益极大(不用说是无限大)，这一点待开始分析第 1 个运算放大器电路时就会变得愈来愈明白。

图 1.3(a)展示出演算放大器的符号和为使它工作的电源连接。标识为“-”和“+”符号的输入代表反相和同相(非反相)输入端。它们对地电压分别用  $v_N$  和  $v_P$  表示，输出是  $v_o$ 。箭头代表信号从输入向输出流动。

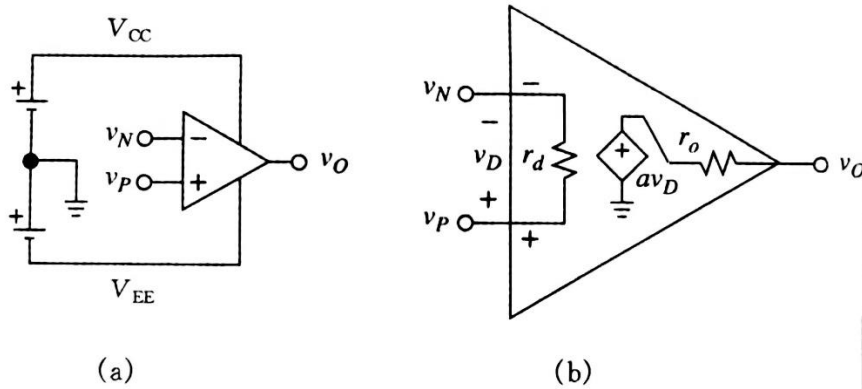


图 1.3(a)运算放大器符号和电源连接；(b)加电的运算放大器等效电路(741 运算

放大器一般为  $r_d = 2 \text{ M}\Omega$ ,  $a = 200 \text{ V/mV}$ , 和  $r_o = 75 \text{ }\Omega$ )

运算放大器没有一个  $0 \text{ V}$  的接地端子。参考“地”是由电源公共端从外部建立起来的。电源电压用  $V_{CC}$  和  $V_{EE}$  代表，它们的典型值是  $\pm 15 \text{ V}$ , 尽管也有可能为其他值。为了减少在电路图上的杂乱，习惯上是不画出电源连线的。然而，当在实验室调试运算放大器时，必须记住要给它供电以使它工作。图 1.3(b)是一个正确供电的运算放大器的等效电路。虽然运算放大器本身并没有一个接地端子(管脚),但在它的等效电路内部的接地符号却是作为图 1.3(a)的电源公共接地端建模的。这个等效电路包括**差分输入电阻**  $r_d$ , **电压增益**  $a$ , 和**输出电阻**  $r_o$ 。下一节将会明白把  $r_d, a$ , 和  $r_o$  称为**开环参数**的道理，并将它们用小写字母符号表示。电压差

$$v_D = v_P - v_N \quad (1.5)$$

称为**差分输入电压**，增益  $a$  也称为**无载增益**，因为在输出不加载时有

$$v_o = av_D = a(v_P - v_N) \quad (1.6)$$

因为两个输入端对地都容许有独立的电位，所以把这种输入端口称为**双端型**。与此对照的是输出端口，它属于**单端型**的。(1.6)式表明，运算放大器仅对它的输入电压之间的差作出响应，而不对它们单个的值响应，因此运算放大器也称为**差分放大器**。

由(1.6)式可得

$$v_D = \frac{v_o}{a} \quad (1.7)$$

这就可以求出为产生某一给定的  $v_O$  所需要的  $v_D$ 。再次看到, 这个式子仅得到这个差值  $v_D$ , 而不是  $v_N$  和  $v_P$  的值本身。由于在分母中增益  $a$  很大,  $v_D$  就被界定到非常小。譬如, 要维持  $v_O = 6\text{ V}$ , 一个无载 741 运算放大器需要  $v_D = 6/200000 = 30\ \mu\text{V}$ , 是非常小的电压。一个无载 OP-77 运算放大器只需  $v_D = 6/(12 \times 10^6) = 0.5\ \mu\text{V}$ , 一个更小的值!

### 3、理想运算放大器

我们知道, 为了使加载效应最小, 一个精心设计的电压放大器必须从输入源中流出可以忽略值的电流(理想情况为零), 并且对输出负载来说必须呈现出可以忽略的电阻(理想为零)。运算放大器也不例外, 所以定义理想运算放大器作为一个具有无限大开环增益的理想电压放大器:

$$a \rightarrow \infty \quad (1.8a)$$

它的理想端口条件是

$$r_d = \infty \quad (1.8b)$$

$$r_o = 0 \quad (1.8c)$$

$$i_p = i_n = 0 \quad (1.8d)$$

式中  $i_p$  和  $i_n$  是被正向和反向输入吸入的电流。理想运算放大器的模型如图 1.4 所示。

可以看到, 在  $a \rightarrow \infty$  的极限情况下得到  $v_D \rightarrow v_O/a \rightarrow 0!$  这一结果往往是一种困惑的根源, 因为它使得人们感到奇怪, 一个零输入的放大器为何还能维持住一个非零的输出?! 按照(1.6)式, 这个输出不应该也是零吗? 答案的关键在于: 随着增益  $a$  趋于无限大,  $v_D$  确实向零趋近, 但是却以这样一种方式保持住乘积  $av_D$  为非零而等于  $v_O$ 。

现实中的运算放大器与理想的运算放大器稍微有些差异, 所以图 1.4 的模型仅是一种概念化的模型。但是在我们进入运算放大器电路的领域时, 将用这个模型, 因为它将我们从顾及加载效应的后果中解脱出来, 而将注意力集中在运算放大器本身的作用上。一旦我们获得

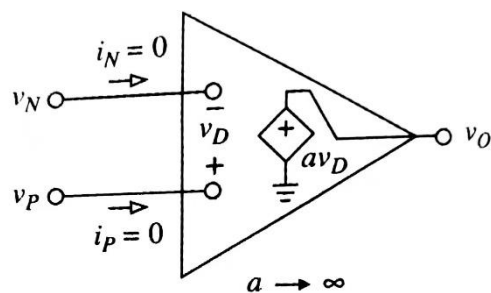


图 1.4 理想运算放大器

足够的理解和自信，将重新考虑并应用图 1.3(b)这个更为现实的模型以估价结果的真实性。将会发现，利用理想模型所得结果与用实际模型的结果比我们所想象的更为接近一致，这就证实了这样一种看法：尽管理想模型时一种概念化，但决不是纯理论和脱离实际的。

到这里同学们肯定还有很多不懂和疑问，可以查阅以下参考书和以后的继续学习。

#### **思考题：**

1. 什么是运算放大器？它与一般放大器的区别是什么？
2. 什么是运算放大器电路？
3. 什么是理想运算放大器？它有什么作用？

#### **参考书：**

1. 基于运算放大器和模拟集成电路的电路设计(第4版). 塞尔吉欧·弗朗哥著，西安交通大学出版社，2017.11，西安。第一章。